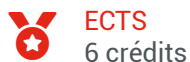


# Accélérateurs matériels



## Présentation

### Objectifs

Au terme de cette UE, les étudiants seront capables de :

- Maîtriser l'implémentation matérielle des algorithmes dans les systèmes embarqués
- Savoir la relation entre les 3 aspects : Logiciel (programmation, applications), OS et architecture.
- Saisir l'importance de la prise en compte de la consommation d'énergie électrique dans le développement de l'application.
- Savoir proposer des solutions d'architectures embarquées.

### Liste des enseignements

	Nature	CM	TD	TP	Crédits
Systèmes multi-processeurs embarqués	UE				
Field programmable Gate Array (FPGA)	UE				
Hardware Software Co-Design	UE				

## Infos pratiques

### Lieu(x)

- > CAMPUS MONT HOUY - VALENCIENNES