FPGA et systèmes électroniques associés

Composante
INSA Hauts-de-France

Présentation

Description

1) Simulation des circuits logiques :
a. simulation pilotée par les évènements, cycles delta
b. Langage VHDL pour la simulation des cirtuit logiques. Génération de testbenchs. Appropriation de l'outil logiciel Modelsim ;
2) Conception des circuits synchrones :
a. Machines à états finis : FSM, HLSM
b. De l'algorithme au circuit : partitionnement hard/soft
Une partie des enseignements ci-dessus sera appréhendée via une application concrète : réalisation d'un driver pour matrice de LED.

Infos pratiques

Lieu(x)

- CAMPUS MONT HOUY - VALENCIENNES

Informations non contractuelles.
Dernière mise à jour le 06 octobre 2023