Université Polytechnique HAUTS-DE-FRANCE

# Field programmable Gate Array (FPGA)

Composante
INSA Hauts-de-France

## Présentation

### Description

• Savoir dimensionner un système On programmable Chip (SOPC)
• Savoir développer des accélérateurs matériels pour les processeurs embarqués
• Savoir modifier l'architecture d'un processeur pour l'adapter à une application donnée (APU)

## Infos pratiques

### Lieu(x)

CAMPUS MONT HOUY - VALENCIENNES



Informations non contractuelles.
Dernière mise à jour le 06 octobre 2023